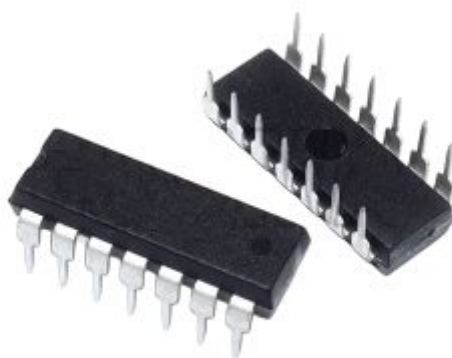


Notice produit

10x SN74HC595N registre à décalage 8 bits CI DIP-16 pour conversion série-parallèle



Extension de port série pour projets de microcontrôleurs

Le SN74HC595N est un registre à décalage 8 bits avec verrou de sortie qui étend les broches GPIO d'un microcontrôleur. Via une interface série (compatible SPI), les données sont transmises avec seulement 3 fils (Data, Clock, Latch) et converties en 8 sorties parallèles. En cascade plusieurs CI, vous pouvez ajouter autant de sorties que nécessaire – un deuxième CI double les ports à 16, un troisième à 24, et ainsi de suite.

Applications typiques

Matrices LED et affichages 7 segments : la mémoire de verrou intégrée garantit que les sorties ne sont mises à jour qu'après la transmission complète des données – les LED ne clignotent pas pendant le décalage. Commande de relais et de moteurs : avec des transistors pilotes adaptés, plusieurs charges peuvent être commutées en parallèle. Extension GPIO : lorsque les broches de l'Arduino ou de l'ESP32 viennent à manquer, le 595 offre une solution économique pour des sorties numériques.

Caractéristiques techniques

Le CI fonctionne dans une plage de tension de 2 à 6 volts et est donc compatible avec les logiques 3,3 V et 5 V. Chaque sortie peut fournir jusqu'à 35 mA – suffisant pour des LED standard avec résistance de limitation. La fréquence d'horloge maximale est de 25 MHz (à 4,5 V d'alimentation), mais la plupart des applications fonctionnent avec quelques kHz. Le boîtier DIP-16 peut être directement enfiché sur une plaque d'essai et convient parfaitement au prototypage.

Contenu de la livraison et emballage

Les 10 CI sont livrés individuellement – pratique pour les projets nécessitant plusieurs registres à décalage en cascade ou comme pièces de rechange pour votre boîte à outils. La disposition des broches suit la norme industrielle, les fiches techniques sont librement disponibles.

Données techniques

- Type de CI : SN74HC595N (standard Texas Instruments)

- Boîtier : DIP-16 (Dual In-line Package, 16 broches)
- Tension de fonctionnement : 2–6 V CC
- Courant de sortie : max. 35 mA par broche, 70 mA au total
- Fréquence d'horloge : jusqu'à 25 MHz (à 4,5 V)
- Famille logique : HC-CMOS (High-Speed CMOS)
- Sorties : 8 bits parallèles avec fonction 3 états
- Interface : Entrée de données série (compatible SPI)
- Fonctions intégrées : registre à décalage 8 bits + verrou de sortie 8 bits

Contenu de la livraison

- 10x CI registre à décalage SN74HC595N en boîtier DIP-16

Caractéristiques

Type de produit	IC
-----------------	----

EAN

4251755820245